



Daniele Caviglia

Full professor

✉ daniele.caviglia@unige.it

☎ +39 010 353 6587

Education and training

1982

Specializzazione in Ingegneria Informatica

Progetto e realizzazione di un microcircuito per la gestione delle risorse comuni in un sistema multiprocessore (BTA Binary Tree Arbiter) - abilitato
Università di Genova - Genova - IT

1980

Laurea in Ingegneria Elettronica

Progetto e realizzazione di un generatore programmabile a sintesi digitale di forme d'onda qualsiasi - 110/110 e lode
Università di Genova - Genova - IT

Academic experience

2000 - ONGOING

Professore Ordinario di Elettronica

Università di Genova - Genova - IT

1992 - 2000

Professore Associato di Elettronica

Università di Genova - Genova - IT

1983 - 1992

Ricercatore Universitario

Università di Genova - Genova - IT

Work experience

2014 - ONGOING

Presidente e Direttore della ricerca

Artys Srl - Spin off dell'Università di Genova - Genova - IT

Language skills

Italian

Mother tongue

English

Independent

Research interests

My research interests currently regard the design of electronic circuits and systems for telecommunications, electronic equipment for health and safety, and energy harvesting techniques for Internet of Things (IoT) applications. I am also active in the development of innovative solutions for environmental monitoring, mainly applied to the field of real-time rainfall monitoring for civil protection and security for urban and suburban mobility. In December 2014 this activity led to the foundation of 'ARTYS srl', a spin-off of the University of Genoa, where I hold the roles of President and Head of Research.